

# Express Konfigurationsplan

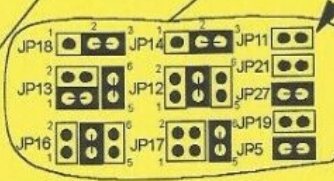
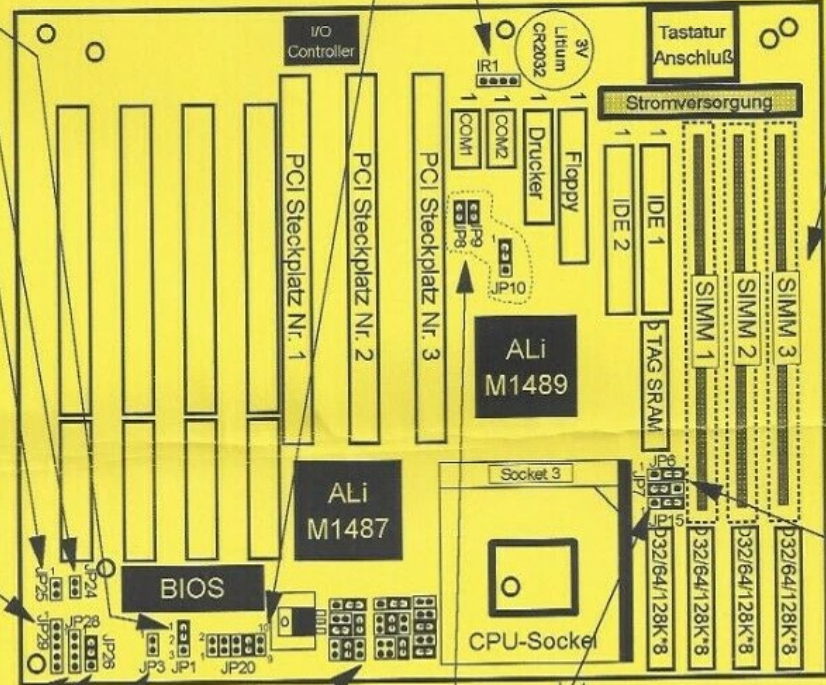
Rechnername	Arbeitsgruppe	Netzwerk
CPU	Taktfrequenz	RAM
Cache	MHz	MB
Einbaudatum	Bemerkung	KB

**Speicheraufrüstung:**  
Es können alle 72 poligen Speichermodule mit einer Zugriffszeit von 70ns oder weniger verwendet werden. Es spielt dabei keine Rolle ob die Module ein- oder zweiseitig bestückt sind. EDO-RAMs werden ebenfalls unterstützt.  
Es stehen insgesamt vier Bänke zur Verfügung. Achten Sie insbesondere bei zweiseitig bestückten RAMs darauf, daß diese in der Regel zwei Bänke in Anspruch nehmen! Somit können höchstens zwei solcher Module gleichzeitig verwendet werden, ein drittes wird dann nicht mehr erkannt.  
Grundsätzlich sollten alle Module des gleichen Typs sein. Ein Mischen von EDO-RAMs mit normalen RAMs ist nicht empfehlenswert. Auch sollten Module mit verschiedenen Zugriffszeiten nicht verwendet werden, da dann das langsamste Modul die Geschwindigkeit aller Module beeinflusst.

SIMM 1	SIMM 2	SIMM 3	gesamt Speicher
256Kx32 (1MB)	keine	keine	1MB
256Kx32 (1MB)	256Kx32 (1MB)	keine	2MB
256Kx32 (1MB)	256Kx32 (1MB)	256Kx32 (1MB)	3MB
1MBx32 (4MB)	keine	keine	4MB
1MBx32 (4MB)	1MBx32 (4MB)	keine	8MB
1MBx32 (4MB)	1MBx32 (4MB)	1MBx32 (4MB)	12MB
2MBx32 (8MB)	keine	keine	8MB
2MBx32 (8MB)	2MBx32 (8MB)	keine	16MB
2MBx32 (8MB)	2MBx32 (8MB)	2MBx32 (8MB)	24MB
4MBx32 (16MB)	keine	keine	16MB
4MBx32 (16MB)	4MBx32 (16MB)	keine	32MB
4MBx32 (16MB)	4MBx32 (16MB)	4MBx32 (16MB)	48MB
8MBx32 (32MB)	keine	keine	32MB
8MBx32 (32MB)	8MBx32 (32MB)	keine	64MB
8MBx32 (32MB)	8MBx32 (32MB)	nicht benutzen	96MB
16MBx32 (64MB)	keine	keine	64MB
16MBx32 (64MB)	16MBx32 (64MB)	keine	128MB

- Infrarot-Anschluß**  
Zum Anschluß einer Infrarot Sende- und Empfangs - Schnittstelle für kabellosen Datentransfer
- JP1 Zurücksetzen des CMOS-Speichers (CMOS-RESET)**  
2-3 -> Daten löschen (ca. 3sec)  
1-2 -> Normalstellung  
Sollte kein Zugriff auf das Rechner-BIOS bestehen, z.B. nach Einbau von Karten, die das BIOS verändern, kann das BIOS wieder in den Ausgangszustand versetzt werden. Es müssen dann alle Einstellungen neu vorgenommen werden (HDD, Uhr, usw.)
- JP24 Anschluß für RESET-Taster**  
offen -> Normalstellung  
gesetzt -> Rechner wird neu gestartet (entspricht dem Zustand nach dem Einschalten des Rechners)
- JP25 Anschluß für Turbo LED**  
Anzeige von Festplatten- und CD-ROM-Aktivitäten an den beiden IDE-Kanälen  
Pin 1 -> +  
Pin 2 -> -
- JP29 Power LED und Keylock**  
Anschluß für Betriebsanzeige-LED bei eingeschaltetem Rechner und Schlüsselschalter zum Absperren der Tastatur während des Betriebes  
Pin 1: LED +  
Pin 2: nicht angeschlossen  
Pin 3: Masse -  
Pin 4: Keylock mit Masse verbunden -> Tastatur gesperrt  
offen -> Normalstellung  
Pin 5: Masse -
- JP28 Lautsprecheranschluß**  
Pin 4: Signalleitung  
Pin 3: nicht angeschlossen  
Pin 2: nicht angeschlossen  
Pin 1: +5V  
Ein passiver Lautsprecher wird in der Regel an Pin 1 und Pin 4 angeschlossen.  
**Wichtig!** Achten Sie insbesondere darauf, daß das Lautsprecherkabel mit dem +5V keinen Kontakt zur Masse hat z.B. Gehäuse-Blechteile, da es sonst zu einem Kurzschluß kommt. Besondere Vorsicht ist auch bei dem direkten Anschluß an Soundkarten geboten!
- JP26 Anschluß für Turbo-Schalter**  
1-2 -> Normalstellung LED an JP25 leuchtet Rechner läuft im Turbo-Modus (volle CPU-Geschwindigkeit)  
2-3 -> Turbo-Modus ausgeschaltet LED an JP25 ist aus  
Die CPU-Geschwindigkeit ist herabgesetzt um die Kompatibilität mit älterer Software zu gewährleisten
- JP3 Anschluß für HDD LED**  
Anzeige von Festplatten- und CD-ROM-Aktivitäten an den beiden IDE-Kanälen  
Pin 1 -> +  
Pin 2 -> -

CPU	Spannung	JP20
SX, DX, DX2	5V	1-2
25-80 MHz alte Bauform		3-4
Cyrix DX2-80	4V	5-6
DX4, 5x86	3,45V	7-8
DX4	3,3V	9-10

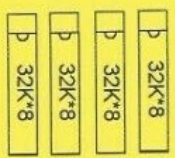


externer CPU-Takt	JP8	JP9	JP10	JP11
25 Mhz / DX2-50 / DX4-75	offen	offen	1-2	offen
33 Mhz / DX2-66 / DX4-100 / 5x86-133	gesetzt	gesetzt	1-2	offen
40 Mhz / DX2-80 / DX4-120 / 5x86-120/160	gesetzt	offen	2-3	gesetzt
50 Mhz / DX4-100 / 5x86-150	offen	gesetzt	2-3	gesetzt

Größe des Cachespeichers	TAG SRAM Typ	Cache SRAM Typ	JP6	JP7
128kB	8K / 16K / 32K*8	32K*8 (28 Pin)	2-3	2-3
256kB	16K / 32K*8	64K*8 (32 Pin)	2-3	1-2
512kB	32K*8	128K*8 (32 Pin)	1-2	1-2

CPU	JP5	JP12	JP13	JP14	JP15	JP16	JP17	JP18	JP19	JP27	JP21
<b>ACHTUNG! CPU-Spannung einstellen!</b>											
<b>Intel und kompatible CPUs</b>											
Intel DX2 / DX4-S	gesetzt	3-4	offen	2-3	1-2	3-4	5-6	2-3	offen	gesetzt	offen
Intel P24D (DX4-100 CPU mit WB-Cache)	gesetzt	3-4	5-6	2-3	2-3	3-4	5-6	2-3	offen	gesetzt	offen
Intel P24T (Pentium Overdrive CPU)	gesetzt	3-4	offen	1-2	2-3	3-4	5-6	2-3	offen	gesetzt	gesetzt
Intel oder UMC SX	offen	offen	offen	offen	1-2	offen	1-2	1-2	offen	gesetzt	offen
Intel oder UMC DX / DX2	offen	offen	offen	2-3	1-2	offen	1-2	2-3	offen	gesetzt	offen
AMD DX-40 oder AMD DX2-80 (5V)											
Intel SX-S	gesetzt	3-4	offen	offen	1-2	3-4	5-6	1-2	offen	gesetzt	offen
<b>Cyrix und kompatible CPUs</b>											
Cyrix 5x86	gesetzt	3-4	5-6	2-3	1-2	3-4	5-6	2-3	offen	gesetzt	offen
Cyrix, Ti, IBM oder SGS DX / DX2 / DX4	gesetzt	5-6	1-2	2-3	1-2	5-6	3-4	2-3	offen	gesetzt	offen
<b>AMD CPUs</b>											
AMD 66 / 80 / 100 / 120	offen	offen	offen	2-3	1-2	offen	1-2	2-3	offen / gesetzt	gesetzt	offen
AMD 66 / 80 Enhanced	gesetzt	3-4	1-3	2-3	2-3	3-4	5-6	2-3	offen	gesetzt	offen
AMD 100 / 120 Enhanced	gesetzt	3-4	5-6	2-3	2-3	3-4	5-6	2-3	offen	gesetzt	offen
AMD 5x86-133 / 160	gesetzt	3-4	1-3	2-3	2-3	3-4	5-6	2-3	offen	gesetzt	offen
AMD 5x86-150	gesetzt	3-4	5-6	2-3	2-3	3-4	5-6	2-3	offen	gesetzt	offen
<b>ST CPUs</b>											
5x86 / DX2 / DX4 Standard Pin-Belegung	gesetzt	3-4	5-6	2-3	1-2	3-4	5-6	2-3	offen	gesetzt	offen
<b>eigene CPU</b>											

**Cache-Aufrüstung:**  
Beim Aufrüsten des Cache-Speichers überprüfen Sie alle Cache-Bausteine inklusive des TAG-RAMs auf die richtige Größe. Da die Bezeichnungen auf den Chips von Hersteller zu Hersteller unterschiedlich sind, fragen Sie Ihren Händler nach dem richtigen Typ. Dabei sollten immer gleiche Bausteine (SRAMs) mit einer Zugriffszeit von 15ns oder schneller verwendet werden.  
28-polige Chips bauen Sie wie auf der Skizze (siehe unten) angegeben ist ein.  
**Achten Sie unbedingt darauf, daß die Chips richtig herum eingebaut sind (Kerbe wie auf dem Plan angegeben!), da sie sonst beim Betrieb zerstört werden!**



Aresys MB-486IP