

HOT-553

**Pentium i430HX PCI Mainboard
Deutsches Benutzerhandbuch**

CE

Zur Beurteilung der elektromagnetischen Verträglichkeit dieses Gerätes wurden folgende Normen herangezogen:
Störfestigkeit nach EN 50082-1: 1992 und
Störaussendung nach EN 55022: 1987 Klasse B.
Die EG-Konformitätserklärung wurde von Shuttle Computer Handels GmbH ausgestellt.

FCC Notice:

This equipment has been tested and found to comply with the limits for a Class B digital device, pursuant to Part 15 of FCC Rules. These limits are designed to provide reasonable protection against harmful interference in a residential installation. This equipment generates, uses and can radiate radio frequency energy. Wenn not installed und used properly, in strict accordance mit die manufacturer's instructions, können cause harmful interference to radio communications. However, there ist no guarantee that interference will not occur in ein particular installation. Wenn Diese equipment does cause interference to radio oder television reception, which can be determined by turning die equipment off und on, die user ist encouraged to try to correct die interference by einen oder more of die following measures :

Reorient oder relocate die receiving antenna.

Increase die separation between die equipment und receiver.

Connect die equipment into an outlet on ein circuit different from that to which die receiver ist connected.

Consult die dealer oder an experienced radio/television technician for help und for additional suggestions.

Die user können find die following booklet prepared by die Federal Communications Commission helpful "How to Identify und Resolve Radio-TV Interference Problems." Diese booklet ist available from die U.S. Government Printing Office. Washington, DC 20402, Stock 004-000-00345-4

FCC Warning

Die user ist cautioned that änderns oder modifications not expressly approved by die manufacturer could void die user's authority to operate Diese equipment.

Note : In order for an installation of Diese product to maintain compliance mit die limits for ein Class B device, shielded cables und power cord must be used.

NOTICE

Copyright 1996.

All Right Reserved

Manual Ver 1.6

All Informationen, documentation, und specifications contained in Diese manual are subject to ändern without prior notification by die manufacturer.

Die author assumes no responsibility for any errors oder omissions which können appear in Diese document nor does it make ein commitment to update die Informationen contained herein.

TRADEMARKS

Intel ist ein registered trademark of Intel Corporation

Pentium™ Prozessor ist ein registered trademark of Intel Corporation

PC/AT ist ein registered trademark of International Business Machine Corporation.

PS/2 ist ein registered trademark of IBM Corporation.

All andere brand und product names referred to in Diese manual are trademarks oder registered trademarks of their respective holders.

INHALTSVERZEICHNIS

| | |
|--|-----------|
| VORWORT | 4 |
| KAPITEL 1 EINLEITUNG | 5 |
| Spezifikation | 5 |
| KAPITEL 2 HARDWARE INSTALLATION | 7 |
| Jumper | 7 |
| CPU Einstellung (Intel Pentium) | 8 |
| CPU Einstellung (Cyrix 6x86, AMD K5) | 9 |
| Spannungsregler (onboard / Modul) - JP50, JP51, JP56, JP57 | 10 |
| Ausgangsspannung onboard Spannungsregler - JP5, 6, 7 | 11 |
| Spannungsregler-Modul (VRM) HOT-106 | 12 |
| Cache Typ Auswahl | 13 |
| Pipeline Burst Typ, Auswahl der Speichergröße - JP4, JP64 | 14 |
| DREQ Auswahl der parallelen Schnittstelle - JP60, JP61 | 15 |
| Paßwort löschen - JP72 | 16 |
| Flash EPROM Jumper - JP9 | 16 |
| CMOS löschen - JP11 | 17 |
| Anschlüsse | 18 |
| KAPITEL 3 SPEICHER BESTÜCKUNG | 19 |
| KAPITEL 4 AWARD BIOS SETUP | 20 |
| Das Hauptmenü | 21 |
| Standard CMOS Setup | 23 |
| BIOS Features Setup | 25 |
| Chipsatz Features Setup | 27 |
| Power Management Setup | 31 |
| PCI Configuration Setup | 33 |
| Peripherie Setup | 35 |
| Password Eingabe | 37 |

Vorwort

Das HOT-553 Mainboard ist ein hochintegriertes IBM PC/AT kompatibles System-Board. Das Design erlaubt die Verwendung von Intel Pentium, Cyrix/IBM 6x86/L und AMD K5 Prozessoren und unterstützt hochgeschwindigkeits Pipeline Burst Cache mit 256KB und 512KB. Die Speicherauslegung ist für die Unterstützung von bis zu 256 MB EDO RAM oder standard Fast Page DRAM in Standard 72-Pin SIMM Sockeln designed. Ein Typ 7 Pentium Prozessor Sockel bietet eine Aufrüstmöglichkeit auf spätere Prozessoren.

Intels 82430HX PCIset Chipsatz bietet eine höhere Integration und verbesserte Geschwindigkeit gegenüber anderen Chipsatz-Designs. Der 82430HX PCIset Chipsatz bietet zudem einen integrierten Bus Mastering IDE Controller mit zwei hochleistungs IDE Anschlüssen für bis zu vier IDE Geräte.

Der onboard Super I/O Controller bietet die standard PC I/O Funktionen: Floppy Anschluß, zwei serielle FIFO Ports, einen IR Geräte Port und einen SPP/EPP/ECP fähigen Parallel-Port.

Bis zu vier PCI Steckplätze bieten eine hohe Bandbreite für Datenintensive Funktionen wie Grafikanwendungen, wobei vier ISA Steckplätze die Abwärtskompatibilität garantieren.

Die HOT-553 bietet die Basis für ein preisgünstiges Hochleistungs-System mit guter Erweiterbarkeit.

Kapitel 1 Einleitung

Spezifikation

unterstützte CPUs

- Pentium Prozessor : 75~200MHz
- Cyrix/IBM 6x86/L CPU : P90+ ~ P166+ (80~133 MHz)
- AMD K5 CPU: PR75 ~ PR166
- Hinweis: Ein zusätzliches VRM-Modul wird für folgende CPUs benötigt:
 - Pentium P55C
 - Cyrix/IBM 6x86 P150+ u. P166+
 - Cyrix/IBM 6x86/L

Chipsatz

- Intel PCISet 82437HX und 82371SB

Hauptspeicher

- Unterstützt zwei Bänke EDO RAM und Fast Page DRAM von 8MB bis 256MB
- Unterstützt 4MB, 8MB, 16MB, 32MB und 64MB 72-Pin SIMMs
- Unterstützt DRAM Error Checking und Correcting (ECC)

Cache-Speicher

- Integrierter L2 Write-Back Cache Controller
 - 256KB oder 512KB Direct Mapped Pipeline Burst Cache

Power Management Funktion

- Bietet vier Power-Management Modi : Full on, Doze, Standby und Suspend
- Unterstützt Microsoft APM
- Bietet EPMI (External Power Management Interrupt) Pin

Steckplätze und I/O Funktionen

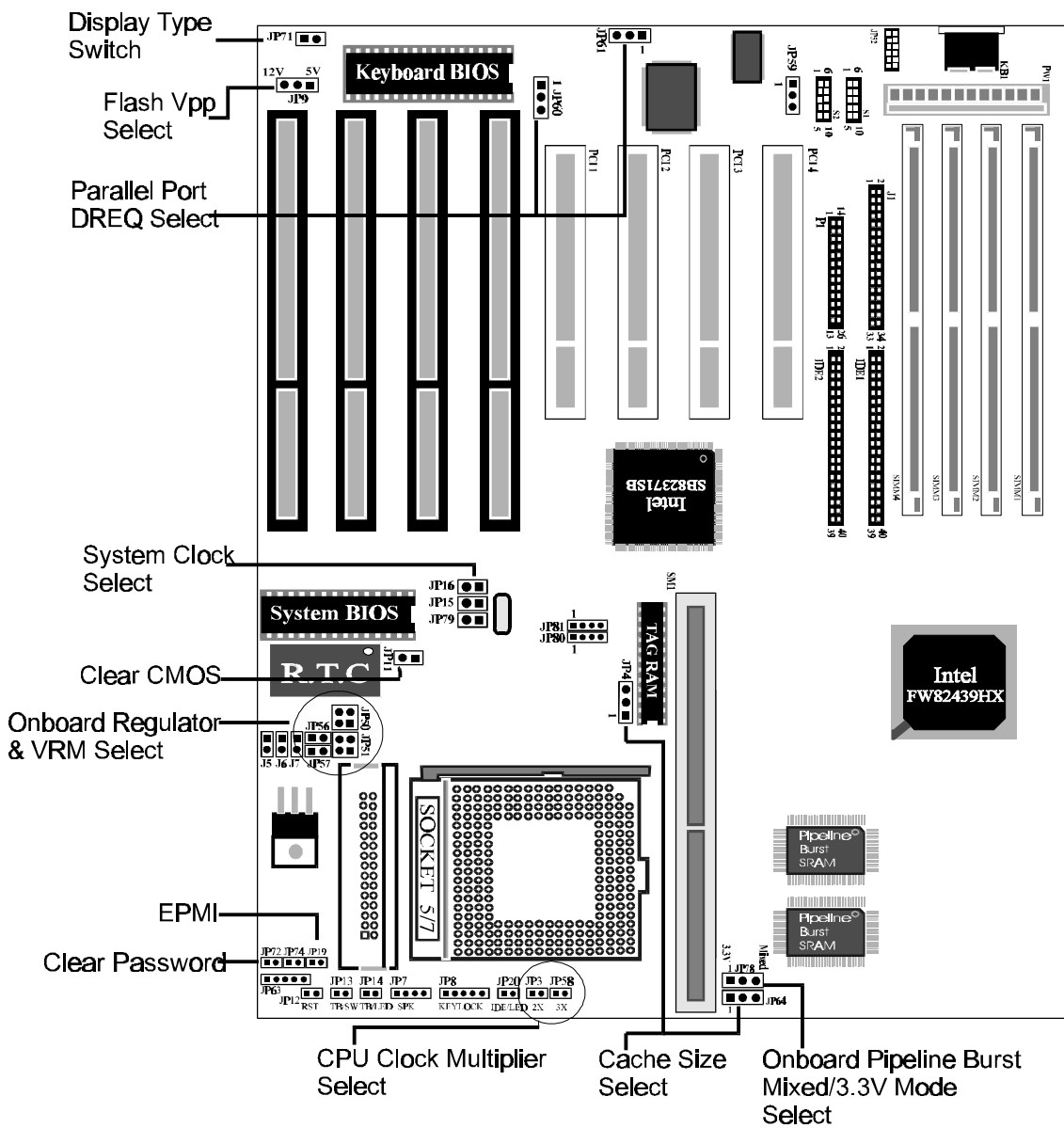
- 32-Bit PCI Steckplatz x 4
- 16-Bit ISA Steckplatz x 4
- 2-Kanal PCI IDE Port
 - Unterstützung von bis zu 4 IDE Geräten
 - PIO Mode 4 überträgt bis zu 16 MB/sec
- Einen Floppy Port
- Einen Parallel Port
 - Unterstützt **SPP** (PS/2 kompatibler bidirektionaler Parallel Port), **EPP** (Extended Parallel Port) und **ECP** (Extended Capabilities Port).
- Zwei serielle Ports
 - Unterstützt 16C550 kompatible UARTS.
 - Unterstützt serielle InfraRot Verbindungen.
- Einen PS/2 Mouse-Port
- USB (Universal Serial Bus) Port

Abmessungen

- 22cm x 28cm

Kapitel 2 Hardware Installation

Jumper



Einstellung der CPU Geschwindigkeit

Das HOT-553 Mainboard unterstützt eine Vielzahl von Prozessoren. JP15, JP16 und JP79 sind 2-Pin Jumper, mit denen sich der Systemtakt von 40MHz bis 66MHz einstellen läßt. Mit JP3 und JP58 wird das Verhältnis zwischen interner System- und CPU-Frequenz eingestellt. Stecken oder Entfernen der Jumper JP3 und JP58 ändert das **Systemtakt/CPU-Takt** Verhältnis von 1 : 1.5 bis 1 : 3.

Intel Pentium

| CPU Typ | JP16, JP15, JP79 | System Takt | JP3 & JP58 | System-/ CPU Takt-Verhältnis |
|---------------------------|------------------|-------------|------------|------------------------------|
| 75 MHz Pentium Prozessor | | 50 MHz | | 1 : 1.5 |
| 90 MHz Pentium Prozessor | | 60 MHz | | 1 : 1.5 |
| 100 MHz Pentium Prozessor | | 66 MHz | | 1 : 1.5 |
| 120 MHz Pentium Prozessor | | 60 MHz | | 1 : 2 |
| 125 MHz Pentium Prozessor | | 50 MHz | | 1 : 2,5 |
| 133 MHz Pentium Prozessor | | 66 MHz | | 1 : 2 |
| 150 MHz Pentium Prozessor | | 60 MHz | | 1 : 2,5 |
| 150 MHz Pentium Prozessor | | 50 MHz | | 1 : 3 |
| 166 MHz Pentium Prozessor | | 66 MHz | | 1 : 2.5 |
| 180 MHz Pentium Prozessor | | 60 MHz | | 1 : 3 |
| 200 MHz Pentium Prozessor | | 66 MHz | | 1 : 3 |

Für die P55C CPU (mit MMX) ist der externe Spannungsregler HOT-106 erforderlich. Nicht auf allen HOT-553 Mainboard Varianten läßt sich diese CPU auf 200 MHz einstellen.

Cyrix/IBM 6x86/L

Cyrix/IBM 6x86L ist ein Prozessortyp, der zweifache Spannungsversorgung benötigt. Die notwendige zweite Versorgungsspannung wird über ein zusätzliches Spannungsregler-Modul (HOT-106) bereit gestellt. (siehe Seite 10-12)

| CPU Typ | JP16, JP15, JP79 | System Takt | JP3, JP58 | System-/ CPU Takt-Verhältnis |
|------------------------------------|------------------|-------------|-----------|------------------------------|
| 80 MHz Cyrix/IBM 6x86-P90+ | | 40 MHz | | 1 : 2 |
| 100 MHz Cyrix/IBM 6x86-P120+ | | 50 MHz | | 1 : 2 |
| 120 MHz Cyrix/IBM 6x86-P150+ | | 60 MHz | | 1 : 2 |
| 133 MHz Cyrix/IBM 6x86-P166+ | | 66 MHz | | 1 : 2 |

AMD K5

| CPU Typ | JP16, JP15, JP79 | System Takt | JP3, JP58 | System-/ CPU Takt-Verhältnis |
|-----------------------------|------------------|-------------|-----------|------------------------------|
| 75 MHz AMD K5 - PR75 | | 50 MHz | | 1 : 1.5 |
| 90 MHz AMD K5 - PR90 | | 60 MHz | | 1 : 1.5 |
| 100 MHz AMD K5 - PR100 | | 66 MHz | | 1 : 1.5 |
| 90 MHz AMD K5 - PR120 | | 60 MHz | | 1 : 1.5 |
| 100 MHz AMD K5 - PR133 | | 66 MHz | | 1 : 1.5 |
| 105 MHz AMD K5 - PR150 | | 60 MHz | | 1 : 1,75 |
| 116,7 MHz AMD K5 - PR166 | | 66 MHz | | 1 : 1,75 |

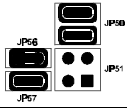
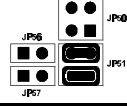
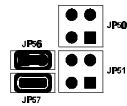
Spannungswandler & VRM - JP50,51,56,57

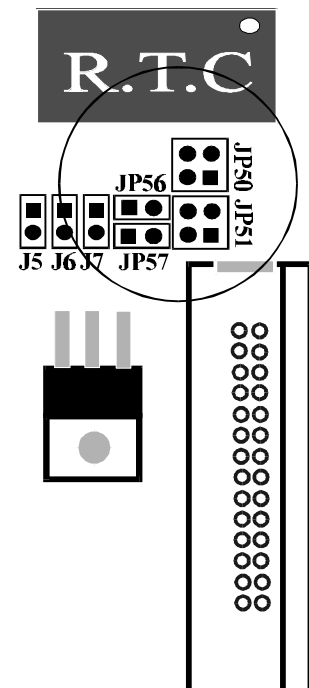
Das HOT-553 Mainboard hat einen onboard Spannungswandler um die (einfache) Spannung im 3V-Bereich für folgende CPUs zur Verfügung zu stellen: Intel Pentium P54C, AMD K5 und Cyrix/IBM 6x86.

Mit einem zusätzlichen Spannungsregler-Modul (VRM = Voltage Regulator Module) können auch folgende Dual-Voltage-CPU's mit 3,3V und 2,8V versorgt werden: Pentium P55C und Cyrix/IBM 6x86L.

Normalerweise stellt das Spannungsregler-Modul die beiden Spannungen 3,3V und 2,8V gleichzeitig zur Verfügung, so daß der Spannungsregler des Mainboards bei dessen Benutzung ausgeschaltet bleibt (zweite Einstellung). In Einzelfällen liefert das Spannungsregler-Modul jedoch nur 2,8V, so daß die 3,3V weiterhin vom Mainboard geliefert werden müssen (dritte Einstellung).

Für die CPU's Cyrix/IBM 6x86 P150+ und P166+ ist ein zusätzlicher Spannungsregler für nur eine Spannung (3,45V) notwendig, um den hohen Strombedarf zu decken (zweite Einstellung).

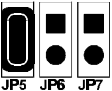

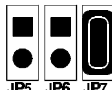
| Spannungsquelle | JP50, 51, 56, 57 | Pfad der Spannungen |
|---|---|--|
| Spannungsregler auf dem Mainboard (Voreinstellung) |  | 3.3~3.6V vom Mainboard-Spannungsregler |
| Zusätzliches Spannungsregler-Modul |  | 3.3V & 2.8V vom zusätzlichen Spannungsregler |
| beides: Spannungsregler des Mainboards und zusätzlicher Spg.-Rgl. |  | 3.3V vom Mainboard und 2.8V vom zusätzlichen Spannungsregler |

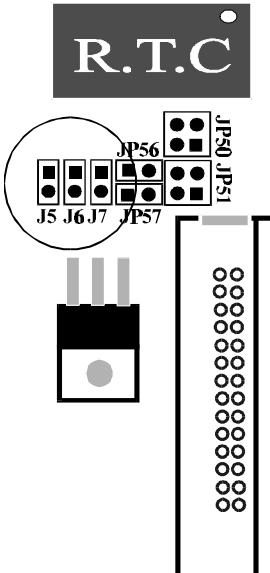


CPU-Spannung - JP5, 6, 7

Auf dem HOT-553 Mainboard ist ein Spannungsregler integriert, mit die Betriebsspannung für verschiedene Pentium, Cyrix/IBM 6x86 und AMD K5 Prozessoren einstellen lassen.

Bemerkung: Falls Cyrix/IBM 6x86 P150+ (oder höher) oder Cyrix/IBM 6x86L (alle Typen) Prozessoren auf dem HOT-553 bestückt werden, ist ein zusätzliches Spannungsregler-Modul erforderlich.

| Ausgangsspannung | J5, J6, J7 | Prozessoren |
|------------------|---|--|
| 3.3 V \pm 5% |  | Pentium P54C STD/VR |
| 3.45 V \pm 5% |  | Pentium P54C VR/VE |
| 3.6 V \pm 5% |  | Pentium P54C VRE Cyrix 6x86 AMD K5 |



Spannungsregler-Modul für zweite CPU-Spannung:

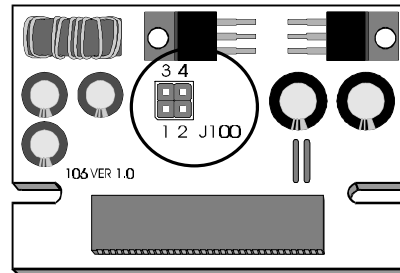
HOT-106

Schaltregler-Typ für eine Spannung 2,82V~3,53V (max. 10 A)

Anwendung:

1. Setzen der Jumper entsprechend Tabelle-2 auf dem Spannungsregler-Modul (HOT-106 VRM) und dem Mainboard HOT-553.

2. Spannungsreglers in den VRM-Sockel des Mainboards neben dem CPU-Sockel einsetzen.



Jumper

Konfiguration :

Tabelle-1

| Ausgangs-Spannung | 2.82 V | 3.01 V | 3.33 V | 3.52 V |
|-------------------|------------|------------|------------|------------|
| J100 | 3 4 1 2 | 3 4 1 2 | 3 4 1 2 | 3 4 1 2 |

Tabelle-2

| CPU Typ | Jumper Konf. für HOT-553 | Spannungswahl für HOT-106 (VRM) | Quelle der einzelnen Betriebsspannungen |
|-------------------------------------|--------------------------|---------------------------------|--|
| Pentium P54C (3.3V) | | HOT-106 wird nicht benötigt | 3.3V vom Mainboard HOT-553 kommend |
| | | 3.33 V | 3.3V vom Spannungsregler HOT-106 kommend |
| Pentium P55C (3.3/2.8V) | | 2.82 V | 2.82V von HOT-106 3.3V von HOT-553 |
| AMD K5 Cyrix/IBM 6x86 (3.52V) | | 3.52 V | 3.52V vom Spannungsregler HOT-106 kommend |
| Cyrix/IBM 6x86 (3.3V) | | 3.33 V | 3.33V vom Spannungsregler HOT-106 kommend |
| Cyrix/IBM 6x86L(3.3/2.8V) | | 2.82 V | 2.82V von HOT-106 3.3V von HOT-553 |

Bemerkung: Das erste verfügbare Spannungsregler-Modul (VRM) für HOT-553 stammt aus der Zeit, in der es noch keine Dual-Voltage-CPU's gab. Dieses Modul (HOT-105) diente lediglich zur Unterstützung der Cyrix 6x86 P150+ und P166+.

Cache Typ Auswahl

Das HOT-553 Mainboard unterstützt onboard Pipeline Burst Cache SRAM und Pipeline Burst Cache Module.

Onboard Pipeline Burst Cache RAM

Als Werksoption bietet das HOT-553 Mainboard 256KB Externen Cache in Form von zwei 32K x 32 Pipeline Burst Chips auf dem Mainboard.

Pipeline Burst Cache Module

Wenn das HOT-553 ohne Cache geordert wurde, kann ein 256KB Pipeline Burst Cache Modul später in den CELP Sockel gesteckt werden.

Wenn das HOT-553 mit 256KB onboard Cache geordert wurde, kann mit einem 256KB Pipeline Burst Cache Modul später auf 512KB Cache aufgerüstet werden.

(Bitte lesen Sie hierzu "**Pipeline Burst Cache Größe** ")

Pipeline Burst Cache Größe - JP4, JP64

HOT-553 Mainboard Unterstützt 256KB oder 512KB pipeline burst cache size.

Wenn das HOT-553 ohne Cache geordert wurde, kann ein 256KB Pipeline Burst Cache Modul später in den CELP Sockel gesteckt werden.

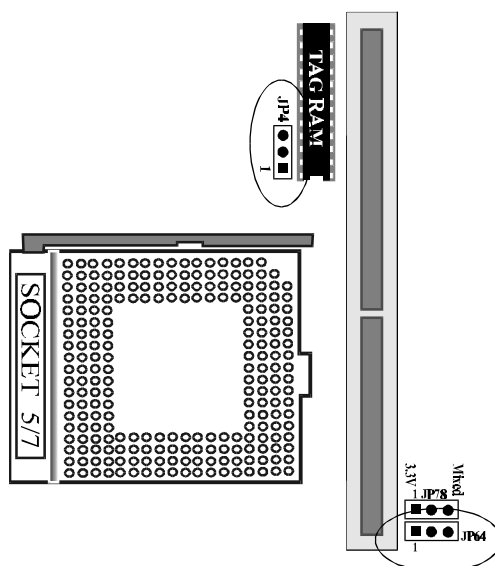
Wenn das HOT-553 mit 256KB onboard Cache geordert wurde, kann mit einem 256KB Pipeline Burst Cache Modul später auf 512KB Cache aufgerüstet werden (dieses darf jedoch **kein TAG-RAM** enthalten !).



Das Mainboard hat 256KB onboard Pipeline Burst Cache oder ein primäres 256KB Pipeline Burst Cache Modul im CELP Sockel.



Das Mainboard hat 256KB onboard Pipeline Burst Cache und ein sekundäres 256KB Pipeline Burst Cache Modul im CELP Sockel.



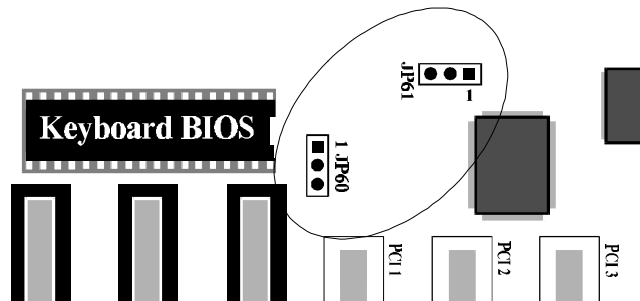
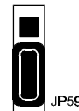
Hinweis : Sekundäre und primäre 256KB Pipeline Burst Cache Module sind unterschiedlich aufgebaut. Das primäre ist mit 3 Chips bestückt. Das auf dem HOT-553 Mainboard der primäre Cache bereits auf dem Mainboard vorhanden ist, ist ein sekundäres Cache-Modul erforderlich, welches nur mit 2 Chips bestückt ist (es fehlt hier das Tag-RAM, welches bereits auf dem Mainboard integriert ist).

Parallel Port DREQ Einstellung - JP60, JP61

Der onboard Parallel Port unterstützt den ECP Modus (Extended Capabilities Port) und bietet hierzu zwei verfügbare DMA Request-Lines, DREQ1 und DREQ3.

Wenn der SPP/EPP ausgewählt ist, kann dieser Jumper ignoriert werden.

Jumper JP59 bleibt standartmäßig wie folgt gesteckt:



| Parallel Port DMA Selection | JP60, JP61 |
|--|------------|
| Parallel Port ECP Mode DMA Request 1 (default) | |
| Parallel Port ECP Mode DMA Request 3 | |

Paßwort Löschen - JP72

Das System-Paßwort kann durch stecken des Jumpers JP72 und Anschalten des Systems gelöscht werden. Folgende Meldung wird auf dem Bildschirm erscheinen: "**Password ist cleared by Jumper, (JCP) !**" Das System sollte abgeschaltet und Jumper JP72 wieder entfernt werden. Dieser Vorgang sollte nur durchgeführt werden, wenn das Paßwort vergessen wurde. (Diese Funktion könnte möglicherweise bei Verwendung von Cyrix 6x86 CPUs nicht funktionieren)

Flash EPROM Jumper - JP9

Das HOT-553 Mainboard unterstützt 5 Volt (Jumper 9 bleibt offen) und 12 Volt (Jumper 9 bleibt geschlossen) Programmierspannung für Flash-EPROMs. Flash-EPROM-Bausteine von "Intel" (i) und "MX" haben grundsätzlich 12 Volt Programmierspannung, "SST" und die meisten "Winbond" sind dagegen auf 5 Volt einzustellen (ohne Gewähr).

Warnung: Ein Update auf die Version 553WUQ07 (oder höher) schlägt fehl, falls ein **Intel**-Flash-EPROM bestückt ist (zur Überprüfung bitte den AWARD-Bios-Aufkleber entfernen).

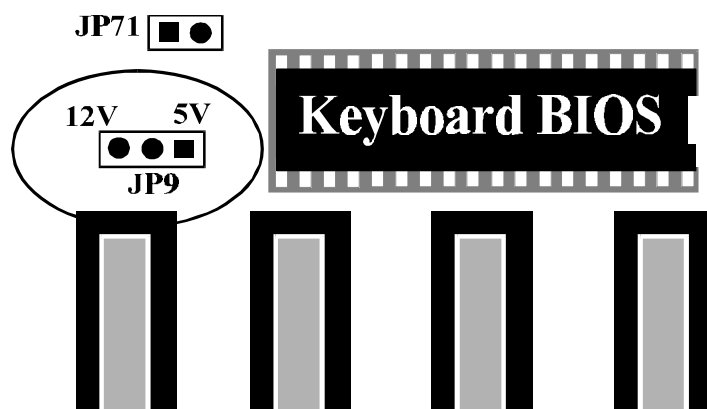
BIOS UPGRADES

Flash-Speicher machen das Updaten von BIOSen einfach, da neue Versionen einfach von Diskette geladen werden können.

Es gibt zwei Hinweise zur Benutzung des Programmes **Awdflash.exe** :

Das Programm arbeitet nicht mit Speichermanagern wie **QEMM.386** oder **EMM386**. Diese sollten daher nicht geladen werden.

Das Flash-Utility unterstützt sowohl 5V als auch 12V Flash EEPROMs.



CMOS löschen - JP11

Jumper **JP11** löscht den CMOS Speicher des Mainboards. Das CMOS speichert Informationen über die Systemkonfiguration in der R.T.C.

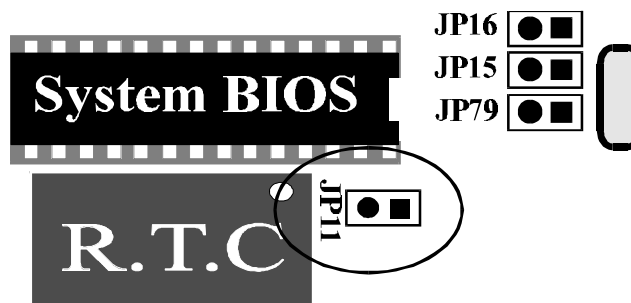
Sie sollten diesen Jumper für einen kurzen Moment aufstecken wenn Sie den CMOS Speicher löschen wollen. Entfernen Sie ihn dann wieder um normal weiterarbeiten zu können.

Hinweis: CMOS Löschen & R.T.C Funktion funktionieren nur mit "DS12887A" oder "DS12B887".

Das Löschen des CMOS bei "DS12887A" und "DS12B887" funktioniert etwas unterschiedlich:

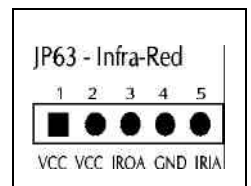
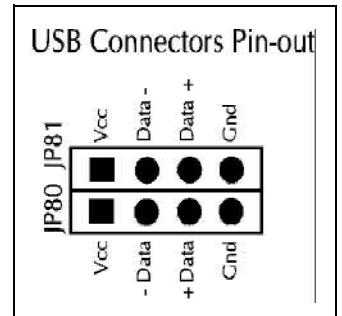
DS12887A - Schalten Sie das System ab, schließen Sie Jumper JP11 für 2 bis 3 Sekunden(danach entfernen) und das CMOS wird gelöscht.

DS12B887 - Schließen Sie Jumper JP11, schalten Sie das System an, entfernen Sie nach 2 bis 3 Sekunden JP11 und schalten den Strom wieder ab.



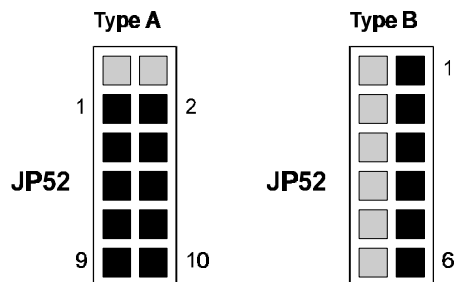
Anschlüsse

| Connectors | |
|------------|---|
| ITEM | FUNCTION |
| IDE1 | On-board PCI Primary IDE Connector |
| IDE2 | On-board PCI Secondary IDE Connector |
| J1 | On-board Floppy Controller Connector |
| P1 | On-board Parallel Port Connector |
| S1 | On-board Serial port-1 Connector |
| S2 | On-board Serial Port-2 Connector |
| JP52 | On-board PS/2 Mouse Port Connector |
| JP8 | Power LED and Keylock Connector |
| JP7 | PC Speaker Connector |
| JP12 | Hardware Reset Switch Connector |
| JP14 | Turbo LED Connector |
| JP72 | Clear BIOS Password |
| JP74 | Green LED |
| JP19 | EPMI Connector |
| JP20 | On-board Enhanced IDE R/W LED Connector |
| JP80, JP81 | Universal Serial Bus (USB) Connectors |
| JP63 | IR Communication Port Connector |
| JP71 | Display type (Color/Mono) Switcher |



PS/2 Mouse Anschluß

Das Mainboard bietet zwei Typen von PS/2 Mouse Anschlüssen, Typ A und Typ B. Die rechte Tabelle zeigt die Pinnbelegung für beide Typen.



| PIN | TYPE A | TYPE B |
|-----|--------|--------|
| 1 | Empty | Data |
| 2 | Ground | Empty |
| 3 | Clock | Ground |
| 4 | Ground | VCC |
| 5 | VCC | Clock |
| 6 | Empty | Empty |
| 7 | Empty | |
| 8 | Empty | |
| 9 | Data | |
| 10 | Empty | |

Kapitel 3 Speicher Konfiguration

Die vier SIMM Sockel sind in zwei Bänke zu je zwei Sockeln unterteilt. Es können 4MB, 8MB, 16MB, 32MB und 64MB Single-Side oder Double-Side 72-Pin SIMMs verwendet werden.

Die folgende Tabelle zeigt die möglichen Speicherkombinationen des HOT-553 Mainboards.

Hinweis: Fast Page Mode SIMMs und EDO SIMMs können innerhalb einer Bank nicht gemischt werden.

| HOT-553 Speicher | Konfiguration | Referenz | Tabelle |
|------------------|---------------|----------|---------|
| SIMM 1, 2 | SIMM 3, 4 | Gesamt | |
| 4 MB | leer | 8 MB | |
| 8 MB | leer | 16 MB | |
| 16 MB | leer | 32 MB | |
| 32 MB | leer | 64 MB | |
| 64 MB | leer | 128 MB | |
| leer | 4 MB | 8 MB | |
| leer | 8 MB | 16 MB | |
| leer | 16 MB | 32 MB | |
| leer | 32 MB | 64 MB | |
| leer | 64 MB | 128 MB | |
| 4 MB | 4 MB | 16 MB | |
| 4 MB | 8 MB | 24 MB | |
| 4 MB | 16 MB | 40 MB | |
| 4 MB | 32 MB | 72 MB | |
| 4 MB | 64 MB | 136 MB | |
| 8 MB | 4 MB | 24 MB | |
| 8 MB | 8 MB | 32 MB | |
| 8 MB | 16 MB | 48 MB | |
| 8 MB | 32 MB | 80 MB | |
| 8 MB | 64 MB | 144 MB | |
| 16 MB | 4 MB | 40 MB | |
| 16 MB | 8 MB | 48 MB | |
| 16 MB | 16 MB | 64 MB | |
| 16 MB | 32 MB | 96 MB | |
| 16 MB | 64 MB | 160 MB | |
| 32 MB | 4 MB | 72 MB | |
| 32 MB | 8 MB | 80 MB | |
| 32 MB | 16 MB | 96 MB | |
| 32 MB | 32 MB | 128 MB | |
| 32 MB | 64 MB | 192 MB | |
| 64 MB | 64 MB | 256 MB | |

Kapitel **4** Award BIOS Setup

Das BIOS Setup konfiguriert Systeminformationen, die im CMOS RAM gespeichert sind.

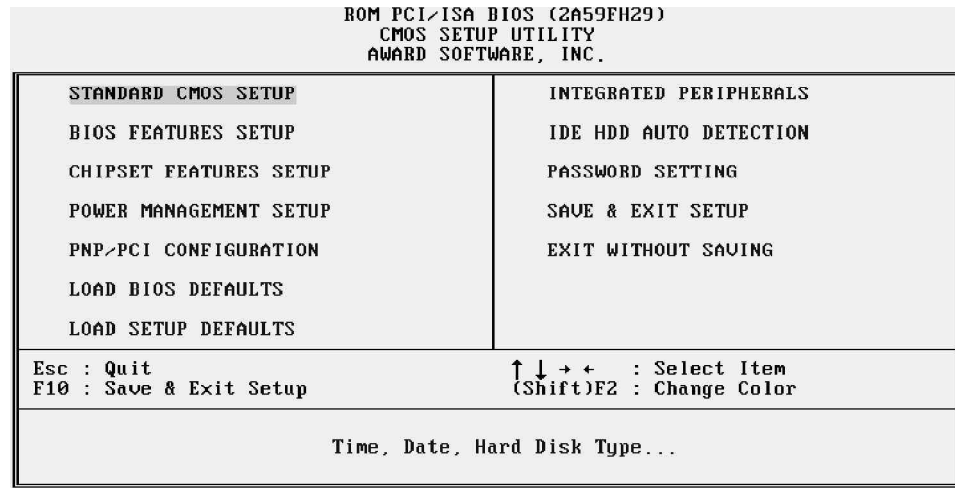
Starten des Setups

Sie gelangen in das Setup, indem Sie sofort nach dem Einschalten des Computers die Taste drücken. Sie auch während des POST (Power OnSelf Test) die Tasten oder gleichzeitig <Ctrl>, <Alt> und <Esc> drücken um in das Setup zu gelangen.

TO ENTER SETUP BEFORE BOOT PRESS CTRL-ALT-ESC ODER DEL TASTE

Falls die Möglichkeit zum Starten des Bios-Setups vorüber ist, muß man das System erneut starten, um es erneut zu versuchen. Das System starten Sie durch Betätigung des RESET-Schalters oder durch gleichzeitiges Drücken von <Ctrl>,<Alt> und (Warmstart).

Das Hauptmenü



Standard CMOS setup

Dieser Bildschirm beinhaltet alle Punkte eines Standard-BIOS Setups.

BIOS features setup

Dieser Bildschirm beinhaltet alle speziellen Punkte des Award-BIOS Setups.

Chipset features setup

Dieser Bildschirm beinhaltet alle Punkte des Chipsatz Setups.

Power Management setup

Dieser Bildschirm beinhaltet alle Punkte des Power Management Setups.

PCI Configuration setup

Diese Option definiert den Wert (Angabe in PCI bus blocks) des Latency-Timers für den PCI-Busmaster und den IRQ-Level für PCI Geräte.

Load BIOS Defaults

BIOS defaults lädt die Werte für eine optimale Systemleistung. Sie können die Parameter jedoch im Option Setup Menü ändern. u.

Load Setup Defaults

BIOS defaults lädt die Werte für eine minimale Systemleistung. Sie können die Parameter jedoch mit der Option Setup Menü ändern.

IDE HDD auto detection

Dieser Punkt konfiguriert automatisch die IDE Festplatten Parameter.

Password setting

Ändert, setzt oder deaktiviert das Passwort. Es erlaubt Ihnen den Zugang zum System oder dem Setup zu kontrollieren.

Save & Exit setup

Speichert die CMOS -Werte und beendet das Setup.

Exit without saving

Beendet das Bios-Setup-Programm ohne die Änderungen der CMOS-Werte abzuspeichern.

Standard CMOS Setup

```
ROM PCI/ISA BIOS (2A59CH2A)
STANDARD CMOS SETUP
AWARD SOFTWARE, INC.

Date (mm:dd:yy) : Sat, Aug 12 1995
Time (hh:mm:ss) : 17 : 18 : 33

HARD DISKS      TYPE  SIZE  CYLS HEAD PRECOMP LANDZ SECTOR  MODE
-----
Primary Master  : Auto   0      0  0      0    0    0  AUTO
Primary Slave   : Auto   0      0  0      0    0    0  AUTO
Secondary Master : Auto   0      0  0      0    0    0  AUTO
Secondary Slave : Auto   0      0  0      0    0    0  AUTO

Drive A : 1.44M, 3.5 in.
Drive B : None

Video : EGA/UGA
Halt On : All Errors

Base Memory: 640K
Extended Memory: 15360K
Other Memory: 384K
-----
Total Memory: 16384K

ESC : Quit          ↑ ↓ + - : Select Item      PU/PD/+/- : Modify
F1  : Help          (Shift)F2 : Change Color
```

Date

Das Format des Datums ist <day> <date> <month> <year>. Drücken Sie <F3> um den Kalender zu zeigen.

Time

Das Zeitformat ist <hour> <minute> <second>.

Daylight saving

Dieser Menüpunkt addiert am Anfang der Sommerzeit eine Stunde zur Systemzeit. Am Ende der Sommerzeit wird diese Stunde wieder abgezogen.

Drive C Typ/Drive D Typ

Dieser Menüpunkt definiert den Typ der Festplatte C oder D. Es gibt 46 vordefinierte Typen und einen benutzer-definierbaren Typ. Typ 1 bis Typ 46 sind vordefiniert. Type User ist benutzer-definierbar.

Benutzen Sie die <BildAuf> oder <BildAb> Taste um einen Festplatten-Typ auszuwählen und bestätigen Sie mit <Enter>. Die Werte Ihrer Festplatte müssen dem ausgewähltem Typ entsprechen, da Sie ansonsten nicht richtig funktioniert. Wenn Sie Ihren Festplatten-Typ nicht in der Tabelle finden, wählen Sie den Typ User um die Platte manuell zu konfigurieren. Die nötigen Informationen sollten Sie in der Dokumentation zu Ihrer Festplatte finden.

Falls keine Festplatte installiert wurde, wählen Sie NONE und drücken <Enter>.

Drive ein Typ/Drive B Typ

Dieser Menüpunkt definiert den Typ der angeschlossenen Floppy Laufwerke A und B.

Video

Dieser Menüpunkt definiert die Art der primären Grafikkarte.

Error halt

Dieser Menüpunkt definiert, ob der Computer angehalten wird, wenn er während des Startvorgangs einen Fehler entdeckt.

Memory

Dieses Feld zeigt die Größe des während des POST (Power On Self Test) gefundenen Speichers. Es gibt keine Optionen.

Base Memory

Zeigt die Größe des Basisspeichers(512K oder 640K).

Extended Memory

Zeigt die Größe des Extended-Speichers.

BIOS Features Setup

| ROM PCI/ISA BIOS (2A59FH29) | | | |
|-----------------------------|------------|--------------------------|--------------------|
| BIOS FEATURES SETUP | | | |
| AWARD SOFTWARE, INC. | | | |
| CPU Internal Cache | : Enabled | Video BIOS Shadow | : Enabled |
| External Cache | : Enabled | C8000-CBFFF Shadow | : Disabled |
| Quick Power On Self Test | : Disabled | CC000-CFFFF Shadow | : Disabled |
| Boot Sequence | : A,C | D0000-D3FFF Shadow | : Disabled |
| Swap Floppy Drive | : Disabled | D4000-D7FFF Shadow | : Disabled |
| Boot Up Floppy Seek | : Enabled | D8000-DBFFF Shadow | : Disabled |
| Boot Up NumLock Status | : On | DC000-DFFFF Shadow | : Disabled |
| Boot Up System Speed | : High | | |
| Gate A20 Option | : Fast | | |
| Security Option | : Setup | | |
| PS/2 mouse function control | : Enabled | | |
| PCI/UGA Palette Snoop | : Disabled | | |
| OS Select For DRAM > 64MB | : Non-OS2 | | |
| | | ESC : Quit | ↑↓+ : Select Item |
| | | F1 : Help | PU/PD/+/- : Modify |
| | | F5 : Old Values | (Shift)F2 : Color |
| | | F6 : Load BIOS Defaults | |
| | | F7 : Load Setup Defaults | |

CPU Internal Cache

Diese Option aktiviert den internen CPU Cache für schnellere Speicherzugriffe. Der Standardwert ist enabled.

External Cache

Diese Option aktiviert den externen Cache für schnellere Speicherzugriffe. Der Standardwert ist enabled.

Quick Power On Self Test

Diese Option beschleunigt den Power On Self Test (POST) beim Start des Computers durch Überspringen oder Verkürzen einiger Tests.

Boot Sequence

Diese Option bestimmt von welchem Laufwerk zuerst gebootet werden soll. Standardwert ist A, C.

Swap Floppy Drive

Bei Aktivierung dieser Option vertauscht das BIOS die Floppy Laufwerke so, daß Laufwerk A: als Laufwerk B: funktioniert und Laufwerk B: als Laufwerk A:.

Boot Up Floppy Seek

Bei Aktivierung dieser Option erkennt das BIOS während des POST ob die Floppy 40 oder 80 Spuren hat.

Boot Up NumLock Status

Wenn diese Option *enabled* ist, aktiviert das System **Num Lock** beim Systemstart. Sie können die Pfeiltasten des Nummerblocks benutzen.

Boot Up System Speed

Diese Option definiert die CPU-Geschwindigkeit beim Booten. Die Einstellungen sind **High** oder **Low**.

Gate A20 Option

Bei Normal wird das A20-Signal vom Keyboard-Controller gesteuert.

Security Option

Diese Option erlaubt Ihnen den Zugriff auf das System zu kontrollieren.

Wenn **System** ausgewählt ist, wird das System weder booten noch in das BIOS Setup wechseln, bevor das richtige Passwort eingegeben worden ist.

Falls **Setup** ausgewählt ist, wird das System zwar booten, jedoch kann vor Eingabe des richtigen Passwortes nicht in das BIOS Setup gewechselt werden.

PS/2 Mouse Control Funktion

Diese Option bestimmt ob die PS/2 Mouse benutzt wird oder nicht. Sie belegt IRQ12.

PCI VGA Palette Snoop

Diese Option muß aktiviert sein, wenn sich eine ISA-VGA Karte im System befindet; bei einer PCI-Grafikkarte muß sie deaktiviert sein.

OS Select For DRAM > 64MB

Aktivieren Sie diese Option, wenn Sie unter OS/2 mehr als 64MB benutzen wollen.

Video BIOS Shadow/XXXXX-XXXXX Shadow

Diese Option bestimmt, ob das Video BIOS bzw. ein optionales ROM-BIOS in das RAM kopiert werden.

Chipsatz Features Setup

| ROM PCI/ISA BIOS (2A59FH29) | |
|-----------------------------|-----------------------|
| CHIPSET FEATURES SETUP | |
| AWARD SOFTWARE, INC. | |
| Auto Configuration | : Enabled |
| DRAM Timing | : 70 ns |
| DRAM RAS# Precharge Time | : 3 |
| DRAM R/W Leadoff Timing | : 7/6 |
| Fast RAS# To CAS# Delay | : 3 |
| DRAM Read Burst (EDO/FPM) | : x333/x444 |
| DRAM Write Burst Timing | : x333 |
| Turbo Read Leadoff | : Disabled |
| DRAM Speculative Leadoff | : Enabled |
| Turn-Around Insertion | : Disabled |
| ISA Clock | : PCICLK/3 |
| System BIOS Cacheable | : Disabled |
| Video BIOS Cacheable | : Disabled |
| 8 Bit I/O Recovery Time | : 3 |
| 16 Bit I/O Recovery Time | : 2 |
| Memory Hole At 15M-16M | : Disabled |
| Peer Concurrency | : Enabled |
| Chipset Special Features | : Enabled |
| DRAM ECC/PARITY Select | : Parity |
| Memory Parity/ECC Check | : Disable |
| Single Bit Error Report | : Disabled |
| Chipset NA# Asserted | : Enabled |
| Pipeline Cache Timing | : Faster |
| Passive Release | : Enabled |
| Delayed Transaction | : Disabled |
| ESC | : Quit |
| F1 | : Help |
| F5 | : Old Values (Shift) |
| F6 | : Load BIOS Defaults |
| F7 | : Load Setup Defaults |
| ↑↓←→ | : Select Item |
| PU/PD/+/- | : Modify |
| F2 | : Color |

Auto Configuration

Diese Option konfiguriert die wichtigsten Punkte des Chipset Features Menüs automatisch.

DRAM Timing

Diese Option bestimmt die DRAM Read/Write Timings. Wenn die "Auto Configuration" aktiviert ist, ist diese Option nicht verfügbar.

DRAM RAS# Precharge Time

Diese Option bestimmt das DRAM RAS Precharge Timing. Mögliche Einstellungen sind **4** und **3** CLKs.

DRAM R/W Leadoff Timing

Diese Option bestimmt die RAS DRAM Read/Write Leadoff Timings für page/row miss cycles. Die Einstellungen sind **7/6** und **6/5** CLKs.

Fast RAS To CAS Delay

Diese Option bestimmt den DRAM RAS to CAS Delay, um die DRAM page miss und row miss leadoff Timings zu kontrollieren. Mögliche Einstellungen sind **3** und **2** CLKs.

DRAM Read Burst Timing

Diese Option definiert das DRAM Read Burst Timing. Das Timing hängt von der Art des DRAMs (Standard oder EDO) ab. Mögliche Einstellungen sind **x4444**, **x3333** und **x2222**.

DRAM Write Burst Timing

Diese Option definiert das DRAM Write Burst Timing. Das Timing hängt von der Art des DRAMs (Standard oder EDO) ab. Mögliche Einstellungen sind **x4444**, **x3333** und **x2222**.

Fast MA to RAS# Delay CLK

Diese Option aktiviert Fast MA (Memory Address) zu RAS# Delay, was DRAM Row Miss Timings kontrolliert.

Fast EDO Path Select

Diese Option aktiviert Fast Path für CPU zu DRAM Lesezyklen.

Refresh RAS# Assertion

Diese Option definiert die Anzahl von RAS#, die Refresh Zyklen zugeordnet sind.

SDRAM (CAS Lat/RAS-to-CAS)

Diese Option definiert die CAS# Latency und RAS# zu CAS# Geschwindigkeit für SDRAM. Wenn kein SDRAM vorhanden ist, wird diese Option nicht angezeigt.,

ISA Clock

Diese Option definiert die ISA-Bus Geschwindigkeit als Ergebnis aus der Division der PCI-Bus Geschwindigkeit durch 3 oder 4. Wenn z.B. ein 166MHz Pentium Prozessor benutzt wird, ist die PCI-Bus Geschwindigkeit 33 und die ISA-Bus Geschwindigkeit bei einer Division durch 3 11 (bzw. 8.25 bei Division durch 4).

System BIOS Cacheable

Diese Option bestimmt, ob der System-BIOS Bereich F000~FFFF cacheable oder non-cacheable ist.

Video BIOS Cacheable

Diese Option bestimmt, ob der Video-BIOS Bereich F000~FFFF cacheable oder non-cacheable ist.

8/16 Bit I/O Recovery Time

Die "Recovery Time" wird in CPU-Takten angegeben und bestimmt die Wartezeit nach der Vollendung einer I/O-Anforderung auf dem ISA-Bus.

Memory Hole At 15M-16M

Zur Steigerung der Systemleistung ist es möglich ein Speicherbereich für ISA-Karten zu reservieren. Dieser Speicher muß unterhalb von 16 MB gemapped werden. Beim Aktivieren dieser Option steht Speicher oberhalb 16 MB nicht mehr zur Verfügung.

Peer Concurrency

Bedeutet, daß mehr als nur ein PCI-Gerät zur gleichen Zeit aktiv sein kann.

Chipset Special Features

Falls inaktiv, dann verhält sich der Chipsatz wie eine frühere Version.

DRAM ECC/PARITY Select

Erlaubt die Auswahl zwischen zwei Methoden der Speicherprüfung: ECC (Fehlererkennung und -behebung) und Parity (nur Erkennung).

Memory Parity/ECC Check

Hiermit kann die Speicherüberprüfung ein- und ausgeschaltet werden. Außerdem gibt es noch eine "Auto"-Funktion (Für die Speicherprüfung sind Module mit echtem Paritätsbit erforderlich).

Single Bit Error Report

Falls ein einfacher Bit-Fehler erkannt worden ist, wird die aktive Speicherzeile (row) gelatched. Dieser Wert wird solange gehalten, bis ein Programm das Error-Status-Bit-Flag explizit löscht.

Chipset NA# Asserted

This item allows you to select between two method of chipset NA# asserted during CPU write cycles /CPU line fills, Enabled and Disabled.

Pipeline Cache Timing

Zwei Zugriffsgeschwindigkeiten sind unter diesem Punkt für das Pipelined Cache einstellbar: "Faster" (schneller) und "Fastest" (am schnellsten).

Passive Release

When enabled, the chipset provides a programmable passive release mechanism to meet the required ISA master latencies.

Delayed Transaction

Since the 2.1 revision of the PCI specification requires much tighter controls on target and master latency. PCI cycles to or from ISA typically take longer. When enabled, the chipset provides a programmable delayed completion mechanism to meet the required target latencies.

Power Management Setup

| ROM PCI/ISA BIOS (2A59FH29) POWER MANAGEMENT SETUP AWARD SOFTWARE, INC. | | |
|---|------------------|---|
| Power Management | : User Define | ** Power Down & Resume Events ** |
| PM Control by APM | : Yes | IRQ3 (COM 2) : ON |
| Video Off Method | : U/H SYNC+Blank | IRQ4 (COM 1) : ON |
| Doze Mode | : 1 Min | IRQ5 (LPT 2) : ON |
| Standby Mode | : 2 Min | IRQ6 (Floppy Disk) : OFF |
| Suspend Mode | : 4 Min | IRQ7 (LPT 1) : ON |
| HDD Power Down | : 5 Min | IRQ8 (RTC Alarm) : OFF |
| ** Wake Up Events In Doze & Standby ** | | IRQ9 (IRQ2 Redir) : ON |
| IRQ3 (Wake-Up Event): | ON | IRQ10 (Reserved) : ON |
| IRQ4 (Wake-Up Event): | ON | IRQ11 (Reserved) : ON |
| IRQ8 (Wake-Up Event): | ON | IRQ12 (PS/2 Mouse) : ON |
| IRQ12 (Wake-Up Event): | ON | IRQ13 (Coprocessor) : ON |
| | | IRQ14 (Hard Disk) : ON |
| | | IRQ15 (Reserved) : ON |
| | | ESC : Quit ↑↓+* : Select Item |
| | | F1 : Help PU/PD/+/- : Modify |
| | | F5 : Old Values (Shift)F2 : Color |
| | | F6 : Load BIOS Defaults |
| | | F7 : Load Setup Defaults |

Power Management

Diese Option legt die Einstellungen der Power Management-Funktionen fest. Der Standardwert ist "Disable". Auf den folgenden Seiten werden alle verfügbaren Optionen aufgelistet.

- Disabled** Gesamtes Power Management ist deaktiviert.
- User Define** Benutzer können Ihr eigenes Power Management definieren.
- Min Saving** Vordefinierte Timer sind so eingestellt, daß alle Timer maximale Werte enthalten.
- Max Saving** Vordefinierte Timer sind so eingestellt, daß alle Timer minimale Werte enthalten.

PM Control by APM

Wenn diese Option auf No gesetzt ist, wird das System BIOS APM (Advanced Power Management) ignorieren.

Wenn diese Option auf Yes gesetzt ist, unterstützt das System BIOS folgende APM Modi: **DOZE**, **STANDBY** oder **SUSPEND**.

Video Off Method

- Blank Screen** - Das System BIOS wird den Bildschirm einfach schwarz schalten.

V/H SYN Zusätzlich zum Schwarzschalten, schaltet das BIOS auch die V- und H-SYNC Signale der VGA-Karte zum Monitor ab.

DPMS Diese Funktion soll nur bei DPM-unterstützten Grafikkarten eingesetzt werden.

Doze Mode

1 Min~1 Hr Definiert, wie lange die überwachten Systemfunktionen passiv sein müssen, bevor das System in den DOZE Modus geht.

Disable Das System geht nie in den DOZE Modus.

Standby Mode

1 Min~1 Hr Definiert die kontinuierliche Leerlaufzeit, bevor das System in den STANDBY Modus geht. **Disable**

System wird nie in den STANDBY Modus gehen.

Suspend Mode

1 Min~1 Hr Definiert, wie lange die überwachten Systemfunktionen passiv sein müssen, bevor das System in den SUSPEND Modus geht.

Disable Das System geht nie in den SUSPEND Modus.

HDD Power Down

1~15Min Definiert, wie lange die überwachten Festplatten inaktiv sein müssen, bevor diese abgeschaltet werden.

Suspend BIOS schaltet die Festplatte ab, wenn das System im SUSPEND Modus ist.

Disable Die Festplatte wird nie abgeschaltet.

IRQ3, 5, 8, 12 **Wake-Up Events In Doze & Standby**

ON - Eine IRQ 3,5,8 oder 12-Aktivität reaktiviert das System.

OFF - Eine IRQ 3,5,8 oder 12-Aktivität reaktiviert das System nicht.

PCI Configuration Setup

| ROM PCI/ISA BIOS (2A59FH29) PNP/PCI CONFIGURATION AWARD SOFTWARE, INC. | |
|--|---|
| Resources Controlled By : Manual | PCI IRQ Activated By : Level PCI IDE IRQ Map To : PCI-AUTO Primary IDE INT# : A Secondary IDE INT# : B |
| IRQ-3 assigned to : Legacy ISA | |
| IRQ-4 assigned to : Legacy ISA | |
| IRQ-5 assigned to : PCI/ISA PnP | |
| IRQ-7 assigned to : Legacy ISA | |
| IRQ-9 assigned to : PCI/ISA PnP | |
| IRQ-10 assigned to : PCI/ISA PnP | |
| IRQ-11 assigned to : PCI/ISA PnP | |
| IRQ-12 assigned to : PCI/ISA PnP | |
| IRQ-14 assigned to : Legacy ISA | |
| IRQ-15 assigned to : Legacy ISA | |
| DMA-0 assigned to : PCI/ISA PnP | |
| DMA-1 assigned to : PCI/ISA PnP | |
| DMA-3 assigned to : PCI/ISA PnP | |
| DMA-5 assigned to : PCI/ISA PnP | |
| DMA-6 assigned to : PCI/ISA PnP | |
| DMA-7 assigned to : PCI/ISA PnP | |
| | ESC : Quit ↑↓++ : Select Item F1 : Help PU/PD/+/- : Modify F5 : Old Values (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults |

Resources Controlled By

Die Optionen in diesen Menüpunkten sind Auto und Manual.

Auto : Das BIOS konfiguriert IRQs und DMAs automatisch.

Manual : IRQs und DMAs werden vom Benutzer eingestellt.

IRQ 3 assigned to

Das System BIOS weist IRQ 3 **legacy ISA** oder **PCI/ISA PnP** zu .

IRQ3 Standardzuweisung ist legacy ISA für COM2.

IRQ 4 assigned to

Das System BIOS weist IRQ 4 **legacy ISA** oder **PCI/ISA PnP** zu .

IRQ4 Standardzuweisung ist legacy ISA für COM1.

IRQ 5 assigned to

Das System BIOS weist IRQ 4 **legacy ISA** oder **PCI/ISA PnP** zu .

IRQ4 Standardzuweisung ist PCI/ISA PnP für PCI oder ISA PnP Karten.

IRQ 7 assigned to

Das System BIOS weist IRQ 7 **legacy ISA** oder **PCI/ISA PnP** zu .

IRQ7 default assign to legacy ISA for LPT1.

IRQ 9 assigned to

Das System BIOS weist IRQ 9 **legacy ISA** oder **PCI/ISA PnP** zu .

IRQ9 Standardzuweisung ist PCI/ISA PnP für PCI oder ISA PnP Karten.

IRQ 10 assigned to

Das System BIOS weist IRQ10 **legacy ISA** oder **PCI/ISA PnP** zu .

IRQ10 Standardzuweisung ist PCI/ISA PnP für PCI oder ISA PnP Karten.

IRQ 11 assigned to

Das System BIOS weist IRQ 11 **legacy ISA** oder **PCI/ISA PnP** zu .

IRQ11 Standardzuweisung ist PCI/ISA PnP für PCI oder ISA PnP Karten.

IRQ 12 assigned to

Das System BIOS weist IRQ124 **legacy ISA** oder **PCI/ISA PnP** zu .

IRQ12 Standardzuweisung ist PCI/ISA PnP für PCI oder ISA PnP Karten. Da die PS/2 Mouse auch IRQ12 nutzt, sollten Sie IRQ12 legacy ISA zuweisen (wenn eine PS/2 Mouse angeschlossen ist) um Systemkonflikte zu vermeiden.

IRQ 14 assigned to

Das System BIOS weist IRQ 14 **legacy ISA** oder **PCI/ISA PnP** zu .

IRQ14 Standardzuweisung ist legacy ISA für den prim. IDE Contrl.

IRQ 15 assigned to

Das System BIOS weist IRQ 15 **legacy ISA** oder **PCI/ISA PnP** zu .

IRQ15 Standardzuweisung ist legacy ISA für den sekundären IDE Controller.

DMA-0, 1, 3, 5, 6, 7 assigned to

Das System BIOS weist DMAs **legacy ISA** oder **PCI/ISA PnP** zu .

DMA Kanal 0, 1, 3, 5, 6 und 7 Standardzuweisung ist PCI/ISA PnP.

Peripheral Setup

| ROM PCI/ISA BIOS (2A59FH29) INTEGRATED PERIPHERALS AWARD SOFTWARE, INC. | |
|---|--------------------|
| IDE HDD Block Mode : Enabled | |
| PCI Slot IDE 2nd Channel : Enabled | |
| On-Chip Primary PCI IDE : Enabled | |
| On-Chip Secondary PCI IDE : Enabled | |
| IDE Primary Master PIO : Auto | |
| IDE Primary Slave PIO : Auto | |
| IDE Secondary Master PIO : Auto | |
| IDE Secondary Slave PIO : Auto | |
| Onboard FDD Controller : Enabled | |
| Onboard Serial Port 1 : COM1/3F8 | |
| Onboard Serial Port 2 : COM2/2F8 | |
| Infra Red (IR) Function : Disabled | |
| IR Transfer Mode : Half-Dup | |
| Onboard Parallel Port : 378H/IRQ7 | |
| Onboard Parallel Mode : SPP | |
| ESC : Quit | ↑ ←+ : Select Item |
| F1 : Help | PU/PD/+/- : Modify |
| F5 : Old Values | (Shift)F2 : Color |
| F6 : Load BIOS Defaults | |
| F7 : Load Setup Defaults | |

IDE HDD Block Mode

Wenn Ihre IDE Festplatte den Block-Transfer Modus unterstützt, können bei Schreib- und Leseoperationen mehrere Sektoren mit einem Befehl übertragen werden. Diese Option erhöht somit die Datentransferrate.

PCI Slot IDE 2nd channel

Diese Option bestimmt, ob der 2. Kanal des onboard Secondary PCI/IDE-Controllers aktiviert oder deaktiviert ist.

On-Chip Primary PCI IDE

Diese Option aktiviert oder deaktiviert den onboard Primary PCI/IDE-Controller.

On-Chip Secondary PCI IDE

Diese Option aktiviert oder deaktiviert den onboard Secondary PCI/IDE-Controller.

IDE Primary/Secondary Master PIO

Diese Option stellt den PIO Modus des onboard Primary/Secondary Master PCI-IDE Controllers ein. Einstellbar sind **Mode 0**, **Mode 1**, **Mode 2**, **Mode 3**, **Mode 4** und **Auto**.

Onboard FDC Control

Wenn ein Diskettenlaufwerk an den onboard Floppy Controller angeschlossen ist, sollte diese Option aktiviert sein. Bei Verwendung eines separaten Floppy Controllers muß diese Option deaktiviert werden.

Onboard Serial Port 1/Port 2

Diese Option weist den seriellen onboard Schnittstellen die Adressen **COM1/3F8H**, **COM2/2F8H**, **COM3/3E8H**, **COM4/2E8H** oder **Disabled** (nicht aktiv) zu.

Infra Red (IR) Funktion

Das Mainboard unterstützt IrDA(HPSIR) und IR(ASKIR) Infrarot als COM2. Diese Option setzt InfraRot **HPSIR**, **ASKIR** oder **Disabled**.

IR Transfer Mode

Diese Option definiert den InfraRot-Übertragungsmodus als Voll-Duplex oder Halb-Duplex.

Onboard Parallel Port

Diese Option weist der parallelen onboard Schnittstelle die Adresse **378H**, **278H**, **3BCH** oder **Disabled** (nicht aktiv) zu.

Onboard Printer Mode

Diese Option bestimmt den Modus der parallelen onboard Schnittstelle. Die Optionen sind **EPP** (Extended Parallel Port), **ECP** (Extended Capabilities Port), Extended und Compatible.

ECP Mode Use DMA

Diese Option bestimmt den DMA (Direct Memory Zugriff) Kanal bei Nutzung des ECP Modus. Die Optionen sind DMA **1** und DMA **3**.

Password Setting

Wenn Sie diesen Menüpunkt wählen, wird die folgende Nachricht auf dem Bildschirm erscheinen:

ENTER PASSWORD

| ROM PCI/ISA BIOS (2A59FH29) CMOS SETUP UTILITY AWARD SOFTWARE, INC. | |
|---|--------------------------------------|
| STANDARD CMOS SETUP | INTEGRATED PERIPHERALS |
| BIOS FEATURES SETUP | IDE HDD AUTO DETECTION |
| CHIPSET FEATURES SETUP | PASSWORD SETTING |
| POWER MANAGEMENT SETUP | SAVE & EXIT SETUP |
| PNP/PCI CONFIGURATION | EXIT WITHOUT SAVING |
| LOAD BIOS DEFAULTS | Enter Password: <input type="text"/> |
| LOAD SETUP DEFAULTS | |
| Esc : Quit | ↑ ↓ → ← : Select Item |
| F10 : Save & Exit Setup | (Shift)F2 : Change Color |
| Change/Set/Disable Password | |

Geben Sie ein Passwort mit bis zu acht Buchstaben ein und bestätigen dieses mit der Taste <Enter>. Sie werden jetzt aufgefordert das Passwort durch nocheinmalige Eingabe zu bestätigen. Wenn Sie das eingegebene Passwort nicht verwenden möchten, können Sie den Vorgang durch drücken der Taste <Esc>abbrechen. Bei erfolgreicher Eingabe eines neuen Passwortes wird das alte Passwort im CMOS durch Überschreiben gelöscht.

Um die Passwort-Funktion zu deaktivieren, drücken Sie bei der Eingabeaufforderung einfach <Enter>. Folgende Nachricht wird ihnen bestätigen, daß das Passwort deaktiviert worden ist:

PASSWORD DISABLED

Im Hauptmenü des System Bios findet sich der Menüpunkt **BIOS FEATURES SETUP**; im Feld **Security Option** wählt man unter zwei möglichen Einstellungen:

System - bei jedem Systemstart wird nach dem Passwort gefragt, falls ein Passwort aktiviert wurde

Setup - nur bei dem Versuch, in das Bios-Setup-Programm zu gelangen, wird nach dem Passwort gefragt, falls es aktiviert wurde.